

产品特点

- 工作频率：DC~15GHz
- 输入电平：3.3V CML
- 输出电平：3.3V CML
- 功耗：383mW

产品描述

ABUF18Q是采用Si基工艺制造的高速时钟缓冲芯片。该芯片可将输入模拟信号经过比较转换为数字电平，并通过1:4缓冲后输出。输入信号共模为3.3V，差模峰峰值为100mV~1000mV，输出信号共模为3V，差分峰峰值约为600mV，共包含4路差分输出。芯片采用+3.3V单电源供电，功耗约为383mW。采用0.5mm引脚间距的QFN-16引脚的封装形式。

产品功能结构框图

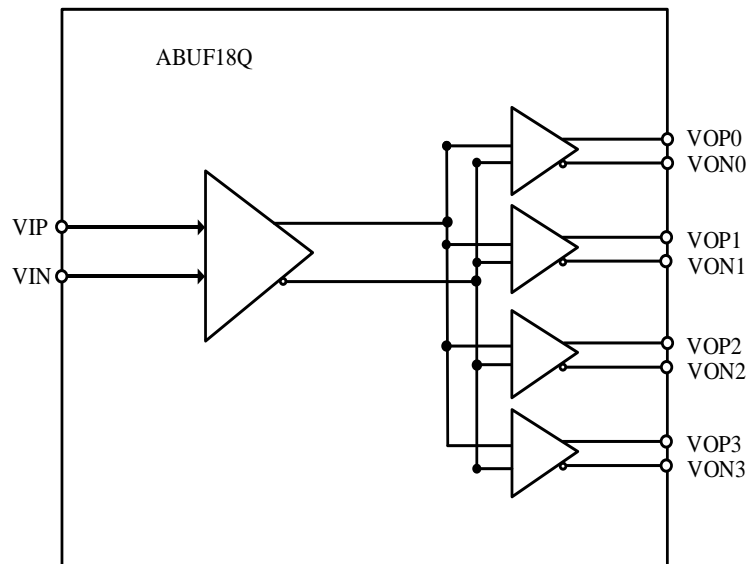


图 1: ABUF18Q 功能结构框图

产品应用

- 低抖动时钟分配
- 时钟或数据波形恢复
- 仪器仪表

主要性能指标

- 最高工作频率：15GHz
- 差分输入电压（峰峰值）：600mV（typ）
- 差分输出摆幅（峰峰值）：750mV@9GHz（typ）
- 输出上升/下降时间：50ps（typ）
- 传输延迟：126ps（typ）
- 通道间延迟偏差：15ps（typ）
- 电源电压：3.3V
- 功耗：383mW（typ）