

## 产品特点

- 低抖动
- 高时钟频率：DC~8GHz
- 输入端集成片上负载

## 产品描述

ABUF07D是采用Si基工艺制造的超高速时钟扇出缓冲芯片。该芯片专为需要低抖动的高速应用而设计，可将输入的模拟信号经过比较转换为数字电平，并通过1:2缓冲后输出。输入端集成片上负载电阻，可接收包括LVPECL/LVDS/CML在内的多种输入电平信号。输出端采用LVPECL电平，典型输出差分峰峰值为1.6V<sub>pp</sub>，共包含2路差分输出。芯片采用+3.3V单电源供电，功耗约为198mW。芯片采用0.5mm引脚间距的QFN-16引脚的封装形式，可以在

## 产品功能结构框图

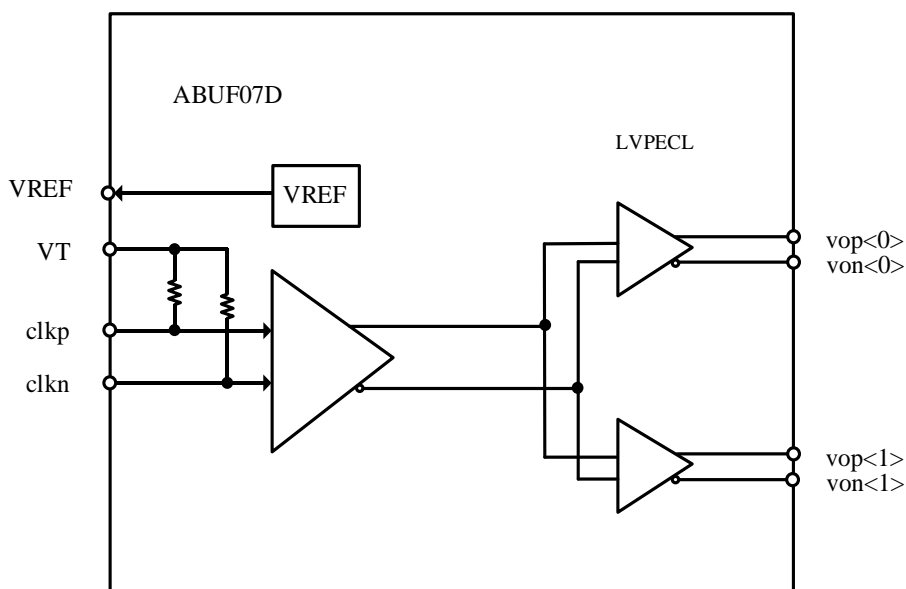


图 1: ABUF07D 功能结构框图

-55°C~+85°C的温度范围内正常工作。

## 产品应用

- 低抖动时钟分配
- 时钟或数据波形恢复
- 通信
- 仪器仪表

## 主要性能指标

- 最高工作频率：8GHz
- 输出电平：LVPECL
- 输出差分摆幅(峰峰值)：1.6 V<sub>pp</sub>(typ)
- 输出上升/下降时间：50ps(typ)
- 延迟：270ps(typ)
- 通道间延迟偏差：9ps(max)
- 电源电压：3.3V
- 功耗：198mW(typ)